



## 工業技術研究院 量測技術發展中心 107 年度分包研究計畫公告

### 壹、說明

工研院量測技術發展中心受經濟部委託，執行 107 年度科技專案計畫，公開徵求符合資格之單位/機構向本中心提出相關研究計畫。本相關分包研究計畫案之執行與否，將俟本院與經濟部簽約後才能確認計畫執行相關事宜，亦可能調整計畫執行數、計畫執行經費及相關經費核銷規定，特此聲明。

### 貳、申請資格

- 一、具備所需技術能量之學術研究單位，並擁有足以執行分包案之研究人力與設備者。
- 二、依據政府採購法利益迴避原則，特提醒計畫申請人應避免擔任本中心相關科專計畫之評審委員。

### 參、分包研究項目

| 項次 | 分包項目                 | 分包經費 <sup>註</sup><br>(千元) |
|----|----------------------|---------------------------|
| 1  | 建立物體追蹤辨識資料庫，優化分類演算法  | 500                       |
| 2  | Micro-LED 電測之電路模擬與分析 | 400                       |

註：分包項目與經費可能調整，將依主計畫審核結果為準。

### 肆、申請方式

即日起竭誠歡迎符合資格之單位/機構，對本中心公告之研究項目有興趣者，可向本中心提出申請。請於 107 年 2 月 8 日（星期四）[前 E-mail 計畫申請書至 HelenSSLin@itri.org.tw](mailto:HelenSSLin@itri.org.tw) 林小姐，提出計畫書前，請務必詳閱「柒、智慧財產權歸屬」條款。

### 伍、評審方式

本中心計畫書之評審方式如下：

- 一、先採外部審查委員初審
- 二、再提交產學研合作委員會複審



## 陸、經費編列

期末研究費用若有剩餘未使用款項，依據合約費用動支規定則須返還，敬請妥善規劃預算。

經費編列原則如下（詳見計畫申請書說明）：

- 一、不可含資本支出（即購置設備）。
- 二、材料費及其他費用按研究計畫實際需要編列，並提出適當說明。
- 三、請勿編列國外差旅費用。
- 四、請勿設共同 / 協同主持人。
- 五、研究人員之人事費參照「科技部補助專題研究計畫兼任助理人員工作酬金支給標準表」編列，即博士班研究生每月最高以不超過 15 個獎助單元為限、碩士班研究生每月最高以不超過 5 個獎助單元為限，每一獎助單元為新臺幣 2,000 元。得依實際作業需求編列計畫主持人之研究主持費，每月不逾 10,000 元，且應符合「科技部補助專題研究計畫作業要點」。
- 六、管理費編列原則：管理費/研究總經費 $\leq 15\%$ （如有超出上限，請檢附單位規定說明）。

## 柒、智慧財產權歸屬

有關智慧財產權之歸屬說明如下：

- (1) 本次分包研究計畫成果所可能獲得之專利權、著作權、電路布局權及其他智慧財產權皆歸財團法人工業技術研究院所有，受託執行分包研究之單位不得將其向任何機關申請專利權、著作權、電路布局權或其他智慧財產權之註冊登記。財團法人工業技術研究院若須將本研究成果向任何有關機關申請專利權、著作權、電路布局權或其他智慧財產權之註冊登記時，受託執行分包研究之單位應提供一切必要之協助。
- (2) 財團法人工業技術研究院若將分包研究計畫成果申請專利權、著作權、電路布局權或其他智慧財產權時，對「研發成果」有貢獻之雙方參與人員，申請註冊登記時，應列為共同發明人、著作人或其他創作人，並得準用申請當時工研院對其員工之獎勵辦法，以書面方式向工研院申請獎勵。

## 捌、附件說明

1. 公告規格說明
2. 分包研究計畫申請書



## 107 年度分包研究計畫規格及受託對象資格說明

| 項次 | 分包項目                 | 分包經費 <sup>註</sup><br>(千元) |
|----|----------------------|---------------------------|
| 1  | 建立物體追蹤辨識資料庫·優化分類演算法  | 500                       |
| 2  | Micro-LED 電測之電路模擬與分析 | 400                       |

註：分包項目與經費可能調整，將依主計畫審核結果為準。

※ 分包項目與經費有可能因主計畫的審查未通過或遭刪減總經費而變化，將依主計畫審核結果為主。

※ 委託計畫書於 107 年 2 月 8 日截止收件，請寄電子檔予聯絡人

聯絡人：林小姐 ( 電話 03-5743845 )

E-mail : HelenSSLin@itri.org.tw

※ 如需進一步瞭解各分包案，請洽 各案聯絡人

(請詳下表)



|              |                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    |            |        |
|--------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------------|--------|
| 分包研究<br>計畫名稱 | 建立物體追蹤辨識資料庫，優<br>化分類演算法                                                                                                                                                                                                                                                                                                                                                                                                                                                            | 分包研究<br>經費 | 500 仟元 |
| 分包研究<br>背景說明 | 在透明顯示互動系統中，包含對外物體追蹤辨識模組，該模組採用智能圖像式學習法，偵測並辨識物體。所以首先需要大量圖形資料庫，以符合訓練原則，接著是需要即時並高精度的辨識方法，用來定位及分類物體。目前發表的演算法中，以 R-CNN 為基礎的演算法（例如：Faster R-CNN, YOLO, SSD,...）是較經典且泛用的，唯其精度與速度仍有改善空間，因此分包此研究案，用來提升演算法之精度及速度。                                                                                                                                                                                                                                                                             |            |        |
| 分包研究<br>資格說明 | <p><b>一、結案驗收規格、功能、指定研究方法</b></p> <ol style="list-style-type: none"> <li>20 類物體資料庫建置，每類至少 50 張影像(純拍攝非後製)。</li> <li>以 R-CNN 為基礎的演算法（例如：Faster R-CNN, YOLO, SSD,...）優化，優化對象為準確率及時間。</li> <li>驗收方法為：甲或乙<br/>甲、與現有方法相比，VOC 資料集準確率提升 10%（處理時間級距不變）。</li> <li>乙、自製資料集（20 類），準確率大於 95%且單張影像處理時間&lt;0.14 秒</li> </ol> <p><b>二、分包對象必須具備何種經驗、設備，或技術能力之要求</b></p> <ol style="list-style-type: none"> <li>須具備軟體撰寫能力。</li> <li>須具備 R-CNN 演算法基礎知識。</li> <li>須具備 Deep Learning 訓練/測試經驗。</li> </ol> |            |        |
| 徵求分包對象       | 學術研究單位                                                                                                                                                                                                                                                                                                                                                                                                                                                                             |            |        |
| 分包研究<br>預定期間 | 起期將依產學研合作委員會審查通過日，迄期為 107.11.30                                                                                                                                                                                                                                                                                                                                                                                                                                                    |            |        |

※ 分包項目與經費有可能因主計畫的審查未通過或遭刪減總經費而變化，將依主計畫審核結果為主。

※ 本案聯絡人：量測中心儀器與感測技術發展組 陳小姐

[JessieChen@itri.org.tw](mailto:JessieChen@itri.org.tw) / 03-5732188



|              |                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               |            |        |
|--------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------------|--------|
| 分包研究<br>計畫名稱 | Micro-LED 電測之電路模擬與<br>分析                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      | 分包研究<br>經費 | 400 仟元 |
| 分包研究<br>背景說明 | 隨著 micro-LED 尺寸持續變小，對電測的要求逐漸提高，需要有漏電流 pA 高解析及 $\mu$ s 高速的新電路架構。本案需求從高解析高速低雜訊的電路架構角度，蒐集文獻方法做特性比較，並進而以數值模擬方法或理論推導進行速度與抗雜訊能力等分析，使能歸納出同時滿足高速量測與低漏電流量測之電路架構，提供量測中心做後續實作與驗證。                                                                                                                                                                                                                                                                                                                                                                                                        |            |        |
| 分包研究<br>資格說明 | <p>一、結案驗收規格、功能、指定研究方法</p> <ol style="list-style-type: none"> <li>1. 產出高解析高速低雜訊 SMU(source and measure unit)的文獻蒐集與特性分析報告</li> <li>2. 產出高解析高速低雜訊 SMU 的漏電流電路架構模擬與分析報告</li> <li>3. SMU 模擬分析規格要求: <ol style="list-style-type: none"> <li>(1) 漏電流量測解析度: <math>&lt; 1\text{pA}</math></li> <li>(2) 響應速度: <math>1\text{ms} \sim 1\mu\text{s}</math></li> <li>(3) 訊雜比(SNR) <math>&gt; 60\text{dB}</math></li> </ol> </li> </ol> <p>二、分包對象必須具備何種經驗、設備，或技術能力之要求</p> <ol style="list-style-type: none"> <li>1. 具低雜訊類比電路設計經驗</li> <li>2. 具雜訊、響應速度分析與模擬軟體經驗</li> <li>3. 具小訊號處理經驗</li> </ol> |            |        |
| 徵求分包對象       | 學術研究機構                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        |            |        |
| 分包研究<br>預定期間 | 起期將依產學研合作委員會審查通過日，迄期為 107.11.30                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               |            |        |

※ 分包項目與經費有可能因主計畫的審查未通過或遭刪減總經費而變化，將依主計畫審核結果為主。

※ 本案聯絡人：量測中心儀器與感測技術發展組 涂先生

[CFTu@itri.org.tw](mailto:CFTu@itri.org.tw) / 03-5743880