

電子公文

檔號：ST80599
保存年限：7

修平學校財團法人修平科技大學 函

地址：41280臺中市大里區工業路11號
聯絡人：楊淑莉
聯絡電話：04-24961100~1599
傳真：04-24961187

受文者：國立暨南國際大學

擬：陳閱後公告周知，文存。

發文日期：中華民國103年9月15日
發文字號：修平子字第1030008014號
速別：普通件
密等及解密條件或保密期限：

學務處 許宏斌
副校長 陳皆儒
09-508700930

學務處 侯東成

教授兼 吳明烈
學生事務長
103.9.30

代為
決行

附件：如說明（2014全國電腦輔助技能競賽0910.DOC，共1個電子檔案）

主旨：檢送本校電子工程系承辦103年度中區技職校院區域教學資源中心計畫之「2014全國電腦輔助電路板設計技能競賽」，敬邀 貴校有興趣同學報名參加，請 查照轉知。

說明：

- 一、本活動謹訂於103年11月22日(星期六)上午8：00至下午16：00，假本校西河樓B0520室舉行。
- 二、敬請 貴校同學踴躍報名，並惠予參與人員公假。
- 三、活動議程及報名表如附件，高中職組數：30名，大專組數：30名。（依報名先後順序及每校2-3名額為準）。主辦單位有依報名總人數調整各校名額之權利。
- 四、報名流程：
 - (一)第一階段：報名日期自即日起至10月31日截止(郵戳為憑)。採學校系科推薦報名方式，報名表郵寄(掛號)：臺中市大里區工業路十一號 修平科技大學電子工程系收。
 - (二)第二階段：11月7日公佈入選名單。網址：<http://www.dee.hust.edu.tw/mixed/ecar/index.htm>。
- 五、連絡人：楊淑莉助理04-24961100轉1599。

正本：全國高級中等學校、公私立大專校院

副本：教育部

103/09/18
16:57:41

103年9月19日 登收文總字第 (030011829) 號



學生事務處

裝訂線

2014 全國電腦輔助電路板設計技能競賽

一、依據：

本活動是依據「103 年度教育部中區技職校院區域教學資源中心計畫」，主軸二「培養實務導向職場尖兵」，辦理此活動，以落實電腦輔助電路板設計之實務應用及推廣。

二、目的：

本活動將配合計畫發展辦理『2014 全國電腦輔助電路板設計技能競賽』，邀請全國大專及高中職學生參與電腦輔助電路板設計及技能競賽活動，讓學生除能學習電腦輔助電路板設計的技能，並進行應用在 PCB 電路板之電腦繪製的技能競賽。以培養學生具有基礎電腦輔助電路板設計專業能力及解決電路版佈線問題的解決能力，增進學生的就業競爭力。

三、主辦單位：修平科技大學電子工程系

四、協辦單位：中區技職校院區域教學資源中心(國立雲林科技大學)

台灣嵌入式暨單晶片系統發展協會(TEMI)

修平科技大學電機工程系

五、活動日期及內容：

電腦輔助電路板設計(競賽)日期:103 年 11 月 22 日(星期六) 08:30-16:00

六、活動對象：

本研習活動提供全國技專院校及高中職學校自由報名參加；競賽部分區分為大專及高中職組，每組預計競賽人數各 30 名(不含帶隊教師)。礙於經費及場地受限，競賽活動皆依報名先後順序錄取(及每校 2-3 名額為準)。如有人數不足，主辦單位有調整每校組數權利。

第一階段:採系科推薦報名，同一學校可用一張報名表即可，需由系科主任及指導老師推薦(核章)，由學校以掛號寄出。郵寄地址:台中市大里市工業路十一號 修平科技大學 電子工程系收。即日起至 103 年 10 月 31 日為止(郵戳為憑)。

第二階段:103 年 11 月 7 日公佈入選比賽名單，依報名先後順序及每校 2-3 名為原則，選出高中職組 30 名，大專組 30 名。

網址：<http://www.dee.hust.edu.tw/mixed/ecar/index.htm>

七、競賽說明：

1. 電路板設計競賽規則主要以台灣嵌入式暨單晶片系統發展協會(TEMI)之電路板設計實用級國際能力認證為競賽指定題目，試題以術科第一階段題目中於比賽當天隨機抽取題目作為考題。
2. 參賽學生需於指定時間內完成指定動作，並將結果列印出來繳交後始完成比賽。
3. 比賽評分以電路圖和佈局圖各佔五十分，以相加後成績評分計算名次，同分者以完成時間先後次序排定名次(以完成後列印成果的時間為準)。

4. 參加競賽者，於競賽過程中或結束後，如發現資格不符、頂替他人競賽或有作弊情事者，主辦單位得隨時取消參賽資格，必要時取消其獲獎資格，或追回已頒發之獎項，並公告之。
5. 高中組及大專組比賽錄各取金牌獎 1 名、銀牌獎 1 名、銅牌獎 1 名及佳作若干名。其中，佳作獎項名次名額不限制，凡於指定時間內完成並達評分六十分以上者，即獲得佳作獎狀乙張。
6. 詳細競賽辦法與報名規定，請參照競賽網站所公告之規則。
7. 主辦單位保留修改競賽規則及獎勵之相關權利，因此以相關規定競賽當日現場公告為準。

八、獎勵：

1. 電路板設計競賽：高中組及大專組比賽各錄取前 3 名及佳作若干名。
 第一名：金牌獎狀 1 名(5000 元等值電腦用品)
 第二名：銀牌獎狀 1 名(3000 元等值電腦用品)
 第三名：銅牌獎狀 1 名(1000 元等值電腦用品)
 佳作可獲得獎狀乙只：參加電路板設計競賽之競賽者，如經監評評定之實用級術科達六十分以上(含)者，即可獲得佳作獎狀。
2. 主辦單位保留酌減得獎隊伍名額之權力。

九、比賽議程：

日期	時間	課程名稱	地點	備註
103/11/22 (六) 比賽	08:30~09:00	學生報到(高中組)	B0520	高中組
	09:00~09:30	公布比賽規則	B0520	
	09:30~10:30	電路板設計競賽	B0520	
	10:30~11:00	繳交競賽作品(檔案存於試場隨身碟)及評分	B0520	
	11:00~12:00	公布成績與頒獎典禮	B0520	
	12:00	結束(高中組)		
	12:30~13:00	學生報到(大專組)	B0520	大專組
	13:00~13:30	公布比賽規則	B0520	
	13:30~14:30	電路板設計競賽	B0520	
	14:30~15:00	繳交競賽作品(檔案存於試場隨身碟)及評分	B0520	
	15:00~16:00	公布成績與頒獎典禮	B0520	
	16:00	結束(大專組)		

2014 全國電腦輔助電路板設計技能競賽報名表 大專組 高中職組

報名學校		編號	(由主辦單位填寫)
優先學生 1		就讀系科 年/班	電話
優先學生 2		就讀系科 年/班	電話
優先學生 3		就讀系科 年/班	電話
優先學生 4		就讀系科 年/班	電話
指導教師姓名		職稱	
聯絡電話		手機	
E-Mail 帳號			
學校地址			
備註			

指導老師簽章：

系科主任簽章：

優先順序：請各校指導老師決定入選優先順序(2-3 名)可多填，以供主辦單位選取名單。
 最多組數：30 組(如報名人數不足，主辦單位有調整各校組數的權利)
 請掛號郵寄：台中市大里區工業路十一號 修平科技大學 電子工程系收
 報名截止：103 年 10 月 31 日(郵戳為憑)
 公佈入選名單：103 年 11 月 7 日 網址：<http://www.dee.hust.edu.tw/mixed/ecar/index.htm>
 連絡人：楊淑莉 04-24961100~1599

4/5

柒、評分標準 (僅供參考、嚴禁畫記)

電路板設計國際能力認證術科測試實用級評分表一 (第一階段評分表)

姓名		准考證號碼		評 結 審 果	<input type="checkbox"/> 及格	
認證日期	__年__月__日	工作崗位號碼			<input type="checkbox"/> 不及格	
不予評分項目				*有左列事項之一者不予評分，並請考生在本欄位簽名。 離場時間：__時__分		
一	提前棄權離場者					
二	未能於規定時間內完成者					
三	依據應試須知注意事項之第__條規定以不及格論					
四	其它突發或特殊事項者(請註明原因)					
項目	評 分 標 準	扣分標準			實扣分數	備註
		每處扣分	最高扣分	本項扣分		
第一階段： 電路圖繪製	1.與題本之範例電路的零件編號(Reference)不同者	5	25		(最多扣25分)	
	2.電路的零件名稱(Part Name)、端子的元件名稱(Net Name)或電路中所使用的零件和符號不同者(每顆)	5	25			
	3.電路的零件數值(Value)不同或誤填其它屬性欄位的特性內容者(每顆)	5	25			
	4.零組元件接腳的線路連接錯誤、漏畫或畫錯(每條)	5	25			
	5.零件所屬的編號或文字標記擺放歪斜或重疊者(每顆)	5	25			
	6.電源、接地或端點連接器之外型符號不正確者(每顆)	3	25			
	7.輸出輸入端子的文字標記不正確、重疊或遺漏(每處)	3	25			
	8.紙張大小、圖框格式以及圖框內容未依規定者(每項)	3	25			
	9.BOM 零件表的內容、格式或欄位錯誤者(每項)	5	25			
	10.未正確新增資料夾、檔案、圖名或名稱錯誤者(每項)	3	25			
	11.未依要求正確輸出 PDF 檔、BOM 檔或 netlist 檔(每項)	5	25			
	12.錯誤列印資料、其它項目：_____	5	25			
第一階段： 電路板佈線	1.題本所指定零件之擺放位置與方向不正確者(每顆)	5	25		(最多扣25分)	
	2.電路板中有缺少、多餘或錯誤的零組元件者(每顆)	5	25			
	3.網絡與元件接腳未正確完成佈線或有遺漏者(每處)	5	25			
	4.電路佈線時發生違反安全間距或錯誤交叉者(每線)	5	25			
	5.零組元件擺放重疊或超出電路板框者(每顆)	5	25			
	6.電路板框尺寸大小或電路線徑寬度錯誤者(每項)	5	25			
	7.電路佈線時板層設定錯誤或使用跳線者(每處)	5	25			
	8.未在 Top 板層正確放置電路圖檔案名稱者	5	5			
	9.佈線出現垂直轉彎或使用不規則與曲線來佈線(每線)	3	25			
	10.零組元件或文字標記擺放歪斜、重疊或板層錯誤者	3	25			
	11.未正確新增資料夾、檔案或名稱錯誤者(每項)	3	25			
	12.未依要求正確輸出 PDF 檔或 ASC 檔(每項)	5	25			
	13.錯誤列印資料、其它項目：_____	5	25			

5/5